

# Technical NOTE



ザイリックス All Programmable SoC および MPSoC の機能概要  
<http://go.aps-web.jp/16-xilinx>  
QRコードアプリで最新情報をご覧ください。

## ビデオコーデックからRFアナログまで拡大 All Programmable SoC ポートフォリオ

### Zynq UltraScale+ MPSoC 3種のデバイス

Zynq® UltraScale+™ MPSoCデバイスは、最大64ビットまでのプロセッサ スケラビリティを提供し、ソフトおよびハード エンジンの連携によるリアルタイム制御によって、グラフィックス、ビデオ、波形、およびパケットの処理を実行します。共通するリアルタイム プロセッサとプログラマブル ロジックを統合したプラットフォーム上に構築された3種類のデバイス【デュアル アプリケーション プロセッサ (CG) デバイス】、【クワッド アプリケーション プロセッサとGPU (EG) デバイス】、【ビデオ コーデック (EV) デバイス】は、5Gワイヤレス、次世代 ADAS、およびインダストリアルIoTなどのアプリケーションに無限の可能性をもたらします。

### Zynq UltraScale+ MPSoC CGデバイス

CGデバイスの特長は、デュアルコア Arm® Cortex®-A53とデュアルコアCortex-R5リアル

タイム プロセッシング ユニットで構成されるヘテロジニアス プロセッシング システムであることです。

16nm FinFET+ プログラマブル ロジックが統合されたこれらのデバイスは、産業用モーター制御、センサー フュージョン、およびインダストリアルIoTアプリケーション向けに最適化されています。CGデバイスは、単位ワットあたりの性能が非常に優れている上に、将来的なZynq UltraScale+ ポートフォリオ内のパッケージ移行を簡単に行うことができます。

### Zynq UltraScale+ MPSoC EGデバイス

EGデバイスの特長は、最大1.5GHzで動作するクワッドコアCortex-A53プラットフォームです。デュアルコアCortex-R5リアルタイム プロセッサ、Mali™-400 MP2 GPU、および16nm FinFET+ プログラマブル ロジックと統合されているため、次世代ワイヤード/5G ワイヤレス インフラストラクチャ、クラウド コンピューティング、および航空宇宙/防衛向けアプリケーションで成功するために必要な専用の処理機能を備えています。

### Zynq UltraScale+ MPSoC EVデバイス

EVデバイスは、高性能なEGプラットフォームをベースに構築されており、さらに最大4Kx2K (60fps) までを同時エンコード/デコード可能な H.264/H.265ビデオ コーデック ユニットが統合されています。高精細ビデオを想定して設計されたEVデバイスは、マルチメディア、車載用 ADAS、監視システム、そのほかエンベデッド ビジョン アプリケーションに最適です。

### Zynq UltraScale+ RFSoc

All Programmable MPSoCアーキテクチャにRFマルチギガ サンプリング データ コンバーターとSD-FEC (Soft Decision Forward Error Correction) を統合した Zynq UltraScale+ RFSocも出荷を開始しました。



All Programmable SoC ポートフォリオ

製品のお問い合わせは下記の販売代理店へどうぞ  
■アヴネット株式会社 E-mail: EVAL-KITS-JP@avnet.com  
■株式会社PALTEK E-mail: info\_pal@paltek.co.jp



ザイリックス株式会社  
<https://japan.xilinx.com/>